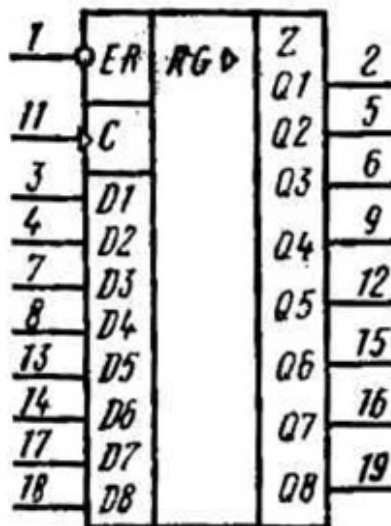


К555ИР23, КБ555ИР23-4

Микросхемы представляют собой синхронный регистр восьмиразрядный буферный с инверсным (импульсным) управлением с начальной установкой информации. Выходы имеют 3 состояния. Содержат 365 интегральных элементов. Корпус типа 2140.20-1, масса не более 3,6 г.



Условное графическое обозначение К555ИР23

Назначение выводов: 1 - вход разрешения считывания $\overline{ER}$; 2 - выход первого разряда Q1 (три состояния); 3 - вход информационный первого разряда D1; 4 - вход информационный второго разряда D2; 5 - выход второго разряда Q2 (три состояния); 6 - выход третьего разряда Q3 (три состояния); 7 - вход информационный третьего разряда D3; 8 - вход информационный четвертого разряда D4; 9 - выход четвертого разряда Q4 (три состояния); 10 - общий; 11 - вход синхронизации C; 12 - выход пятого разряда Q5 (три состояния); 13 - вход информационный пятого разряда D5; 14 - вход информационный шестого разряда D6; 15 - выход шестого разряда Q6 (три состояния); 16 - выход седьмого разряда Q7 (три состояния); 17 - вход информационный седьмого разряда D7; 18 - вход информационный восьмого разряда D8; 19 - выход восьмого разряда Q8 (три состояния); 20 - напряжение питания.

Таблица истинности

Выходы			Выходы	Режим
$\overline{ER}$	D_i	C	Q_i	
0	D	$\neg$	D	Передача
0	X	0	$Q_{(n-1)}$	Считывание
0	X	1	$Q_{(n-1)}$	
0	X	$\neg$	$Q_{(n-1)}$	
1	D	$\neg$	Z	Запись
1	X	0	Z	Хранение
1	X	1	Z	
1	X	$\neg$	Z	

Электрические параметры

Номинальное напряжение питания	5 В ± 5%
Выходное напряжение низкого уровня	≤ 0,5 В
Выходное напряжение высокого уровня	≥ 2,4 В
Ток потребления.....	≤ 45 мА
Входной ток низкого уровня по выводам	≤ -0,4 мА
Входной ток высокого уровня.....	≤ 20 мкА
Выходной ток в состоянии «выключено»	≤ -20 мкА
Потребляемая мощность	210 мВт
Время задержки распространения при выключении	
от входа C до выхода Q	≤ 28 нс
Время задержки распространения при включении	
от входа C до выхода Q	≤ 34 нс
Время задержки распространения при переходе из	
выключенного состояния в низкий уровень от входа	
$\overline{ER}$ до выхода Q	≤ 31 нс
Время задержки распространения при переходе из	
выключенного состояния в высокий уровень от входа	
$\overline{ER}$ до выхода Q	≤ 28 нс
Время задержки распространения при переходе из низкого	
уровня в выключенное состояние от входа $\overline{ER}$ до выхода Q	
Время задержки распространения при переходе из высокого	
уровня в выключенное состояние от входа $\overline{ER}$ до выхода Q	
Коэффициент разветвления по выходу.....	