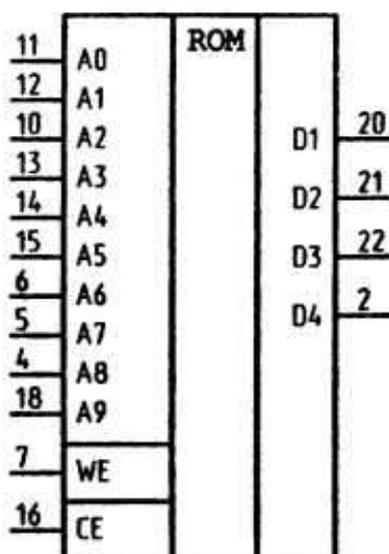


# КМ1613РТ1

Микросхема представляет собой постоянное запоминающее устройство, емкостью 4096 бит (1024 x 4) со схемой управления с возможностью однократного программирования. Содержит 10050 интегральных элементов. Корпус типа 210А.22-1, масса не более 3,5 г.

Назначение выводов: 1 - напряжение питания ( $-U_{п3}$ ); 2 - выход D4; 3 - напряжение питания ( $U_{п2}$ ); 4...6, 10...15, 18 - адресные входы A8...A6, A2, A0, A1, A3, A4, A5, A9; 7 - вход сигнала записи WE; 8, 9 - свободные; 16 - вход сигнала разрешения CE; 17 - напряжение питания ( $U_{п1}$ ); 19 - общий; 20...22 - выходы D1...D3.



Условное графическое обозначение КМ1613РТ1

## Таблица истинности

Управляющие входы		Информационные входы/выходы	Рабочее состояние
CE	WE	D1...D4	
0	любое	Высокое Z0	Микросхема не выбрана. Режим хранения
1	0	0 или 1	Считывание
1	1	0	Информация ячеек не меняется
1	1	1	Запись «1»

## Электрические параметры

Напряжение питания:

- $U_{п1}$  ..... 12 В  $\pm$  5%
- $U_{п2}$  ..... 5 В  $\pm$  5%
- $U_{п3}$  ..... -5 В  $\pm$  5%

Выходное напряжение низкого уровня .....  $\leq$  0,4 В

Выходное напряжение высокого уровня .....  $\geq$  2,4 В

Статическая помехоустойчивость .....  $\leq$  0,2 В

Ток потребления в режиме хранения:

- от источника питания  $U_{п1}$  .....  $\leq$  500 мкА
- от источника питания  $U_{п2}$  .....  $\leq$  100 мкА
- от источника питания  $U_{п3}$  .....  $\leq$  100 мкА

Ток утечки функциональных входов A0...A9 .....  $\leq$  10 мкА

Ток утечки информационных выходов D1...D4 .....  $\leq$  10 мкА

Динамический ток потребления в режиме считывания:

- от источника питания  $U_{п1}$  .....  $\leq$  25 мА
- от источника питания  $U_{п2}$  .....  $\leq$  5 мА
- от источника питания  $U_{п3}$  .....  $\leq$  1 мА

Удельная потребляемая мощность ..... 2 мкВт\бит

Время выборки разрешения .....  $\leq$  200 нс

Длительность сигнала разрешения ..... 0,23...50 мкс

Длительность интервала между сигналами разрешения .....  $\geq$  0,2 мкс

Время сдвига сигнала разрешения относительно  
сигнала адреса .....  $\geq$  50 нс

Время удержания сигнала адреса относительно  
сигнала разрешения .....  $\geq$  50 нс

Длительность фронтов сигнала разрешения ..... 10...35 нс

## Предельно допустимые режимы эксплуатации

Напряжение питания:

- $U_{п1}$  ..... 0...12,6 В
- $U_{п2}$  ..... 0...5,25 В
- $U_{п3}$  ..... -5,25...0 В

Напряжение сигнала разрешения ..... 0...12,6 В

Напряжение сигнала адреса на входах ..... -0,6...+3,5 В

Напряжение сигнала записи ..... 0...12,6 В

Выходной ток высокого уровня .....  $\leq$  100 мкА

Выходной ток низкого уровня .....  $\leq$  1,6 мА

Емкость нагрузки на выходах .....  $\leq$  50 пФ

Температура окружающей среды ..... -60...+85 °С